ASIC Design Wettbewerb 2006

TU Graz — ***www.austriamicrosystems.com*** — TU Wien
Institut für Elektronik — Institut für Computertechnik

Vorschlag für ein Projekt zum ASIC Design Wettbewerb 2006

Daten des/der Einreichenden

Doppel-/Teamvorschlag ? ➔ wenn ja, bitte alle Mitglieder nennen:

Name:.....

Adresse: .....

Telefon: .....

Email: .....

Universität/Studienrichtung: .....

Fortschritt im Studium: .....

Vorkenntnisse im Bereich Chip-Entwurf: .....

.....

Beschreibung der Idee (Gesamtsystem und Anteil, der im Rahmen des Projektes als Chip realisiert werden soll; Skizzen, Blockschaltung, etc.):

ASIC Design Wettbewerb 2006

TU Graz ***www.austriamicrosystems.com*** TU Wien
Institut für Elektronik Institut für Computertechnik

(Fortsetzung der Beschreibung, bei Bedarf Zusatzblätter beilegen)

ASIC Design Wettbewerb 2006

TU Graz — ***www.austriamicrosystems.com*** — TU Wien
Institut für Elektronik — Institut für Computertechnik

(Fortsetzung der Beschreibung, bei Bedarf Zusatzblätter beilegen)

Termine:
Einreichschluss: 10.9.06 (bei austriamicrosystems oder bei den TU Instituten in Graz / Wien)
Verständigung über die Auswahl: 25.9.06
Vorstellung der ausgewählten Projekte: 11.10.06

Jury

Univ.-Prof. Dr. W. Pribyl	wolfgang.pribyl@tugraz.at
DI M. Manninger	mario.manninger@austriamicrosystems.com
DI N. Kerö	nikolaus.keroe@tuwien.ac.at
Dr. P. Söser	peter.soeser@tugraz.at